



POLITECHNIKA WARSZAWSKA WYDZIAŁ MECHANICZNY ENERGETYKI I LOTNICTWA



DZIEKAN

ul. Nowowiejska 21/25, 00-665 Warszawa, Gmach ITC, pok. 305G
fax: +48 22 234 66 32,
e-mail: zampub@meil.pw.edu.pl

Warszawa dnia 29.03.2017

Znak sprawy 12/1132/2017
Zapytanie nr 1

Dotyczy przetargu nieograniczonego na: dostawę urządzenia komputerowego (stacji roboczej) w związku z realizacją projektu „Zaawansowany zespół turbiny niskiego ciśnienia o podwyższonej sprawności” INNOLOT/I/11/NCBR/2014 dla Instytutu Techniki Lotniczej i Mechaniki Stosowanej Wydziału Mechanicznego Energetyki i Lotnictwa Politechniki Warszawskiej

Pytanie:

Dot.zad.1 Komputer stacjonarny (1 sztuka)

Zamawiający w OPZ zawarł treść:

1. • dwa procesory: każdy 8 rdzeniowy, 16 wątkowy, dedykowany do pracy w serwerach, taktowany zegarem co najmniej 2,10GHz (nominalnie), pamięć Cache L2/L3 20MB lub procesor równoważny wydajnościowo osiągający wynik co najmniej 17000 punktów w teście wydajności PassMark-CPUMark, (dane z dnia 2-03-2017)

Pytanie1

Czy przypadkiem nie widnieje błąd ?

I nie powinno brzmieć :

Dwa procesory powinny razem osiągać wynik 17000ptk w teście wydajności PassMark-CPUMark, (dane z dnia 2-03-2017) http://www.cpubenchmark.net/multi_cpu.html ?

2. W zawiązku z tym że zapisy:

- płyta główna: wyposażona w min.
- 4 złącza PCI Express 3.0 x16
- 1 złącza PCI Express 3.0 x8
- 1 złącze PCI Express 2.0 x4
- 1 złącza PCI Express 2.0 x1

Wskazują na tylko jednego producenta, co jest jawnie niezgodne z ustawą o zamówieniach publicznych.

Pytanie 2:

Czy zatem zamawiający dopuszcza rozwiązanie:

- 4 złącza PCI Express 3.0 x16
- 1 złącze PCI Express 3.0 x4
- 1 złącze PCI Express 2.0 x4
- 1 złącze PCI 32 BIT

Odp. 1

W zadaniu 1 prawidłowy zapis powinien brzmieć: Dwa procesory powinny razem osiągać wynik 17000ptk w teście wydajności PassMark-CPUMark, (dane z dnia 2-03-2017) http://www.cpubenchmark.net/multi_cpu.html

Odp.2:

Zamawiający dopuszcza w zadaniu 1 rozwiązania równoważne lub lepsze niż opisane z SOPZie.

DZIEKAN
Wydziału Mechanicznego Energetyki i Lotnictwa
Politechniki Warszawskiej

Janusz Frączyk
Prof. dr hab. inż. Janusz Frączyk