



DZIEKAN

ul. Nowowiejska 24, 00-665 Warszawa, Gmach Lotniczy, pok. 125
tel.: +48 22 621 53 10, +48 22 234 73 54, fax/tel.: +48 22 625 73 51,
e-mail: dziekan@meil.pw.edu.pl

Warszawa dnia 08 września 2015 r.

Znak sprawy **28/1132/2015**

Dotyczy postępowania o udzielenie zamówienia publicznego prowadzonego w trybie przetargu nieograniczonego na: **Zakup i dostawa serwera do akwizycji i szybkiego przetwarzania danych pomiarowych z szybkimi i wielodostępowymi łączami akwizycyjnymi wraz z koniecznymi pracami adaptacyjnymi w związku z realizacją projektu „Modernizacja i budowa nowej infrastruktury naukowo badawczej Wojskowej Akademii Technicznej i Politechniki Warszawskiej na potrzeby wspólnych numeryczno doświadczalnych badań lotniczych silników turbinowych” Nr POIG.02.02.00-14-022/09.” dla Instytutu Techniki Lotniczej i Mechaniki Stosowanej Wydziału Mechanicznego Energetyki i Lotnictwa Politechniki Warszawskiej**

Szanowni Państwo, w związku z prowadzonym postępowaniem nr 28/1132/2015 wpłynęło następujące zapytanie:

Pytanie dot. Serwerów typu 2.

Zamawiający wyspecyfikował takie parametry które spełnia wyłącznie jeden producent firm **SuperMicro** z modelami serwerów **SYS-F628G3** , **SYS-F628G2**.

Połączenie parametrów :

- wszystkie dostarczone serwery muszą być oparte o technologie serwerów modułowych
- proponowana konfiguracja musi umożliwiać instalacje minimum 12 kart GPU w 4U przestrzeni oraz co najmniej po 3 karty na serwer.
- wymagana gęstość 12 kart /4U.

W związku z powyższym zamawiający naruszył ustawę o zamówieniach publicznych zamykając specyfikację wyłącznie na jednego producenta —firmę SuperMicro.

W związku z powyższym wnioskujemy o następujące zmiany parametrów :

- proponowana konfiguracja musi umożliwiać instalacje minimum 8 kart w przestrzeni 4U oraz conajmniej po 2 karty na serwer
- wymagana gęstość 8 kart /4U

Odp.

Zamawiający nie dopuszcza zmniejszenia gęstości upakowania kart GPGPU. Rozwiązanie takie uniemożliwi jakkolwiek rozbudowę o dodatkowe akceleratory GPGPU bez konieczności zakupu serwera. Dopuszczalne jest jednak rozwiązanie oparte o pamięci DDR3 pracujące z częstotliwością 1866MHz w przypadku, gdy umożliwi to zainstalowanie 14 kart GPGPU w 4U pojemności.

DZIEKAN
Wydziału Mechanicznego
Energetyki i Lotnictwa
Politechniki Warszawskiej

prof. dr hab. inż. Jerzy Banaszek



INNOWACYJNA
GOSPODARKA
NARODOWA STRATEGIA SPÓJNOŚCI

UNIA EUROPEJSKA
EUROPEJSKI FUNDUSZ
ROZWOJU REGIONALNEGO

