



DZIEKAN

ul. Nowowiejska 24, 00-665 Warszawa, Gmach Lotniczy, pok. 125
tel.: +48 22 621 53 10, +48 22 234 73 54, fax/tel.: +48 22 625 73 51,
e-mail: dziekan@meil.pw.edu.pl

Warszawa dnia 08 września 2015 r.

Znak sprawy 28/1132/2015

Dotyczy postępowania o udzielenie zamówienia publicznego prowadzonego w trybie przetargu nieograniczonego na: **Zakup i dostawa serwera do akwizycji i szybkiego przetwarzania danych pomiarowych z szybkimi i wielodostępowymi łączami akwizycyjnymi wraz z koniecznymi pracami adaptacyjnymi w związku z realizacją projektu „Modernizacja i budowa nowej infrastruktury naukowo badawczej Wojskowej Akademii Technicznej i Politechniki Warszawskiej na potrzeby wspólnych numeryczno doświadczalnych badań lotniczych silników turbinowych” Nr POIG.02.02.00-14-022/09.” dla Instytutu Techniki Lotniczej i Mechaniki Stosowanej Wydziału Mechanicznego Energetyki i Lotnictwa Politechniki Warszawskiej**

Szanowni Państwo, w związku z prowadzonym postępowaniem nr 28/1132/2015 wpłynęło następujące zapytanie:

Pytanie dot. Serwerów typu 2.

Zamawiający specyfikując serwer typu 2 zawęził wymagania wyłącznie do jednego producenta firmy SuperMicro.

Na rynku nie istnieje żadne inne rozwiązanie poza SuperMicro które spełni wszystkie wymagania SIWZ.

Aby zapewnić taką gęstość upakowania wymagane są modyfikacje zapisów pozwalające na dopuszczenie innych vendorów. Biorąc pod uwagę fakt, iż węzły obliczeniowe GPU mają w głównej mierze dostarczać obliczenia z kart GPU to czy zamawiający zaakceptuje rozwiązanie w którym serwer będzie wyposażony w kości pamięci RAM typu DDR3 pracujące z częstotliwością 1866MHz a w zamian rozwiązanie będzie w stanie zmieścić do 14 kart GPU w przestrzeni 4U. W przypadku maszyn dedykowanych do obliczeń GPU różnica częstotliwości taktowania pamięci RAM rzędu 267MHz nie wpłynie niekorzystnie na jakość i szybkość obliczeń GPU a zmiana parametru spowoduje że opis przedmiotu zamówienia będzie zgodny z ustawą o zamówieniach publicznych.

Odp.

Zamawiający dopuszcza rozwiązanie oparte o pamięci DDR3 pracujące z częstotliwością 1866MHz w przypadku, gdy umożliwi to zainstalowanie 14 kart GPGPU w 4U pojemności.

DZIEKAN
Wydziału Mechanicznego
Energetyki i Lotnictwa
Politechniki Warszawskiej

prof. dr hab. inż. Jerzy Banaszek



INNOWACYJNA
GOSPODARKA
NARODOWA STRATEGIA SPÓJNOŚCI

UNIA EUROPEJSKA
EUROPEJSKI FUNDUSZ
ROZWOJU REGIONALNEGO

